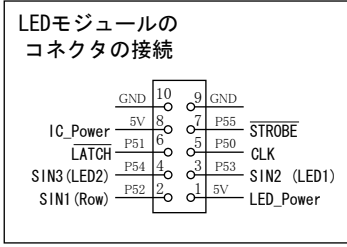


※注1 BAT1,BAT2,C5はRTCのバックアップ用の電源でいずれか1つを実装。D3はC5の充電用、BAT1あるいはBAT2実装時にはD3は実装しない。
 ※注2 J405d基板ではIRRX近くのシルク印刷でVCCとGNDが逆になっているので注意すること。中央がVCC
 ※注3 NMIはH8/3664Fモジュール内部でプルアップされているため、R2は不要。
 ※注4 NMIだけでフラッシュ書き込みモードの切替を行うために、P85をハイレベルにする。P85はH8/3664モジュール内部で10KΩでプルダウンされているため、1KΩでプルアップする。



J405d基板回路図
 Humblesoft Ltd.
 2005/05/19 作成
 2005/06/01 修正
 2005/07/14 注1修正、注4追加
 2008/05/08 LEDモジュールの
コネクタの説明を追加